Материалы лекции - ОКТ презентация.pdf - выдана ранее

Список финальных вопросов к изучению:

Структурная схема цифрового автомата. Назначение памяти и логической части.

Этапы синтеза цифрового автомата: кодирование входных сигналов в виде набора логических переменных (на примере)

Этапы синтеза цифрового автомата: кодирование выходных сигналов в виде набора логических функций (на примере)

Этапы синтеза цифрового автомата: кодирование состояний цифрового автомата (на примере)

Этапы синтеза цифрового автомата: формирование кодированной таблицы переходов (на примере)

Этапы синтеза цифрового автомата: составление логических выражений для логических функций, использованных для кодировки выходных сигналов (на примере)

Этапы синтеза цифрового автомата: составление логических выражений для сигналов управления памятью (на примере)

Этапы синтеза цифрового автомата: синтез логических схем для сформированных логических выражений (на примере)

Этапы синтеза цифрового автомата: формирование выходных сигналов цифрового автомата на основании кодирующих их функций (на примере)

**Контрольная работа №3 содержит следующее задание**

Задан цифровой автомат Мили в виде таблиц (пример):



В качестве элементов памяти автомата используются Т-триггеры.

Требуется выполнить следующие этапы синтеза цифрового автомата:

1. Кодирование входных сигналов в виде набора логических переменных.

2. Кодирование выходных сигналов в виде набора логических функций.

3. Кодирование состояний цифрового автомата.

4. Формирование кодированной таблицы переходов.

5.Составление логических выражений для логических функций, использованных для кодировки выходных сигналов.

6.Составление логических выражений для сигналов управления памятью.

Примечание: синтез логической схемы автомата не требуется.

**!!! ЗАДАЧА СТУДЕНТОВ – самостоятельно изучить принципы функционирования цифровых автоматов, этапы синтеза, приобрести навыки синтеза, подготовиться к контрольной работе. Контрольная работа будет выполняться на экзамене.**